

# Bsp: Deklarationen

```
DeclPart      = { ForwardDecl } {" Block "}
ForwardDecl   = "void" ident "(" ")" ";" .
Block         = ... .
```

Damit lassen sich folgende Deklarationen erzeugen:

```
void p1();
void p2();
void p3();
...
{
    ...
}
```

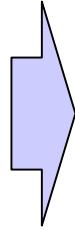
# Bsp: Fehler in *ForwardDecl*

```
void p [D];  
{ ... }
```

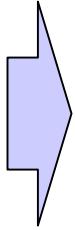
```
next() → voidKW          Erkenne DeclPart  
next() → ident           Erkenne ForwardDecl  
next() → lbrack          voidKW erkannt  
                           ident erkannt  
                           ERROR: "(" expected"  
                           ERROR: ")" expected"  
                           ERROR: ";" expected"  
                           ERROR: "{ expected"  
...  
                           ERROR: "}" expected"
```

# Bsp: First/Follow-BitSets

```
DeclPart      = { ForwardDecl } {" Block "}.
ForwardDecl   = "void" ident "(" ")" ";" .
Block         = ... .
```



```
First(ForwardDecl) = { voidKW } .
Follow(ForwardDecl) = First(ForwardDecl) + { lbrace } .
```



```
static BitSet firstFwdDecl = new BitSet();
static BitSet followFwdDecl = new BitSet();
```

```
firstFwdDecl.set(voidKW);
```

```
followFwdDecl.or(firstFwdDecl);
followFwdDecl.set(lbrace);
followFwdDecl.set(eof); // Wichtig!!!

```

# Bsp: Fehler in *ForwardDecl* (2)

```
void p [D];  
{ ... }
```

	next() → voidkW	Erkenne DeclPart
		Erkenne <b>ForwardDecl</b>
	next() → ident	voidkW erkannt
	next() → lbrack	ident erkannt
		ERROR: "(" expected"
		ERROR: ")" expected"
		ERROR: ";" expected"
		ERROR: "invalid forward declaration"
	next() → rpar	
	next() → semicolon	
	next() → lbrace	lbrace erkannt
	next() → ...	Erkenne Block
...		...
	next() → rbrace	rbrace erkannt

# LL(1)-Bedingung

- keine Alternativen mit gleichen terminalen Anfängen
- keine Linksrekursionen

↑ Bei Top-Down-Analyse:

mit einem Vorgrieffssymbol entscheiden,  
welche Alternative ausgewählt werden muss.

- Abhilfen:

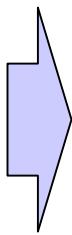
- gleiche terminale Anfänge  $\Rightarrow$  Faktorisieren
- Linksrekursionen  $\Rightarrow$  Umwandlung in Iteration



# Regel Statement

```
Statement  
= Assignment  
| ProcedureCall  
| Increment | Decrement  
| ... .
```

gut lesbar, aber nicht LL(1), weil alle Alternativen mit ident beginnen



Abhilfe: Faktorisieren

```
Statement  
= Designator  
  ("=" Expr  
   | "(" [ ActPars ] ")" )  
   | "+" | "--"  
   ) ":" /  
   | ... .
```

UE zu Übersetzerbau

Fehlerbehandlung & LL(1)-Bedingung